



INVERSORES MULTINIVEL PARA APLICACIONES DE GRAN POTENCIA. ESTADO DEL ARTE

Autores:

Ing. Ivonne Yznaga Blanco,
Ing. Boris Luis Corral Martínez,
Dr. Angel Costa Montiel.

Resumen / Abstract

Los convertidores clásicos de frecuencia, contruidos a partir de inversores de dos niveles como fuentes de tensión o corriente, presentan una serie de inconvenientes que provocan daños a la calidad de la energía así como al comportamiento de los equipos eléctricos alimentados por los mismos, especialmente para aplicaciones de gran potencia. El convertidor multinivel es, hasta la fecha, la mejor alternativa para resolver estas dificultades. Este artículo describe los principios fundamentales de operación de los principales tipos de convertidores multinivel y sus aplicaciones.

Palabras Claves: Multinivel, Inversores, Clamped.

The classical frequency converter made up from a two level voltage or current source inverter has several important drawbacks that injure the electrical system power quality and the behaviour of the electrical apparatus fed by them specially at high power applications. The multilevel converter is, up to date, the best choice for solving these problems. This paper describe the elementary principle of operation of the main types of multilevel converters and its applications.

Keywords: Multilevel, Inverters, Clamped

I. Introducción

Los convertidores multinivel de potencia se han convertido en un gran atractivo en los años recientes en alta tensión y están siendo utilizados en varias aplicaciones industriales tales como fuentes de CA, compensadores estáticos de reactivos, sistemas de accionamiento etc.[1],[2] Accionamientos eléctricos muy grandes requieren de una electrónica muy avanzada capaz de satisfacer la gran potencia demandada por estos sistemas (superior a 1MW).

Producto de la utilización de los convertidores de dos niveles con modulación de ancho de pulso (PWM) para accionamientos de velocidad variable, se han reportado toda una serie de inconvenientes [3],[1]. Los accionamientos de velocidad variable habitualmente utilizan a la entrada un rectificador a diodos para convertir la tensión de CA de la línea en una tensión de CD que luego mediante un inversor será transformado en una tensión de CA de frecuencia y amplitud variable. Los principales problemas debido a la conmutación de alta frecuencia que se produce con el método PWM son: fallas en los rodamientos y deterioro del aislamiento de los enrollados debido a corrientes circulantes; sobretensiones y descargas por efecto corona [4],[5]. Estas corrientes circulantes son producto de las capacitancias entre las capas de enrollado, los conductores del enrollado y entre los conductores y la carcasa del motor. Es ahora en la actualidad que este fenómeno de las fallas de aislamiento en los motores controlados por sistemas de velocidad variable se ha comenzado a tener seriamente en consideración ya que estas altas frecuencias de conmutación implican una altísima variación de la tensión en el tiempo (dU/dt) lo cual causa la inducción de las ya mencionadas corrientes circulantes. Teniendo en cuenta que los dispositivos semiconductores pueden transicionar desde un estado de 0V a otro de 600V incluso superior se puede suponer que esto generará además altos niveles de interferencia electromagnética. Otra desventaja a considerar en los dispositivos convencionales de velocidad variable es que sus pérdidas de conmutación son muy superiores a las de conducción y apagado debido nuevamente a su operación a muy alta frecuencia afectándose la eficiencia de la instalación.

Podemos resumir entonces que las principales desventajas del uso de inversores de velocidad variable convencionales son:

1. Sobretensiones y descargas por efecto corona en los motores.
2. Aparición de corrientes circulantes que provocan daños en los rodamientos y fallas del aislamiento de los motores.
3. Altas pérdidas en conmutación.

4. Interferencia electromagnética que afecta a equipos de comunicaciones cercanos u otros equipos electrónicos.

Existen en la actualidad y se ha podido constatar en la literatura tres topologías fundamentales para el diseño de inversores multinivel.

1. Diode-Clamped.
2. Flying-Capacitor.
3. En Cascada con varias fuentes de CD.

II. Descripción de las topologías.

➤ Inversor multinivel Diode-Clamped [3],[6],[7],[8],[9]:

Con el inversor multinivel diodo clamped se pueden sintetizar las formas de ondas deseadas a partir de los varios niveles de tensión de corriente directa. Su estructura singular les permite manejar altas tensiones sin el uso de transformadores. Están provistos de una alta eficiencia debido a que la frecuencia fundamental de conmutación puede ser utilizada por los dispositivos individuales y son apropiados para accionamientos de motores de altos valores nominales(VA).

Este tipo de inversor utiliza capacitores en serie para dividir el bus de corriente directa en paquetes de niveles de tensiones. Para producir m niveles en la tensión de fase, el inversor multinivel con diodo clamped necesita $m-1$ capacitores en el bus de CD. Estos niveles se definen como el número de valores de potencial posibles a la salida del convertidor referido a un punto de referencia común.

Un ejemplo sencillo para analizar este tipo de inversor puede ser el inversor trifásico de tres niveles:

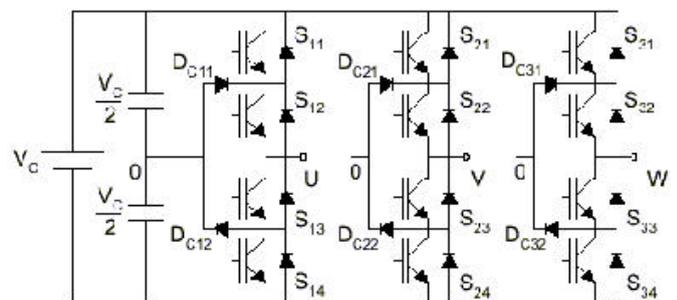


Fig 1: Inversor trifásico de tres niveles.

Donde la tensión a través de los capacitores es igual entre ellos e iguales a $V_c/2$, (V_c es la tensión total del bus de directa aplicado). Este circuito de potencia cuenta con 12 interruptores semiconductores (S_{11} a S_{34}) y 6 diodos clamped (D_{c11} a D_{c32}). Con esta configuración se puede aumentar hasta al doble la tensión total en el enlace de tensión continua y con ello se aumenta la tensión aplicada al motor. El funcionamiento de una de las fases del inversor es análogo a un interruptor de tres posiciones.

Para explicar cómo se sintetiza la tensión, se consideró la carga conectada entre el punto de referencia O y la fase U. Como es un inversor de 3 niveles, pues habrá 3 combinaciones posibles para generar 3 niveles de tensión en la fase U. Según la magnitud de la tensión de referencia se distinguen estas tres condiciones lógicas, a cada una de las cuales corresponde un estado de conmutación distinto. Es válido aclarar que la forma de onda del voltaje de referencia es sinusoidal y las formas de ondas de las portadoras son triangulares y desfasadas 180° entre ellas.

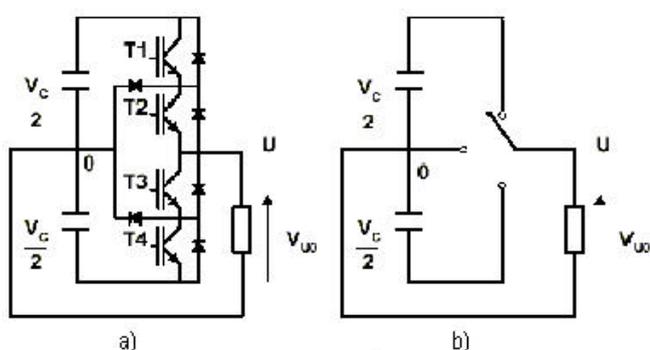


Fig 2: Una fase del inversor trifásico de 3 niveles.
a)Circuito de potencia. b)Interruptor equivalente.

- La tensión de referencia es mayor que la tensión de la onda portadora para el semiciclo positivo.
 \Rightarrow Se debe aplicar tensión positiva a la carga.
 \Rightarrow T1= ON, T2= ON, T3= OFF, T4= OFF.
- La tensión de referencia es mayor que la tensión de la onda portadora para el semiciclo negativo, y menor que la tensión de la onda portadora para el semiciclo positivo .
 \Rightarrow Se debe aplicar tensión cero a la carga.
 \Rightarrow T1= OFF, T2= ON, T3= ON, T4= OFF.
- La tensión de referencia es menor que la tensión de la onda portadora para el semiciclo negativo.
 \Rightarrow Se debe aplicar tensión negativa a la carga.
 \Rightarrow T1= OFF, T2= OFF, T3= ON, T4= ON.

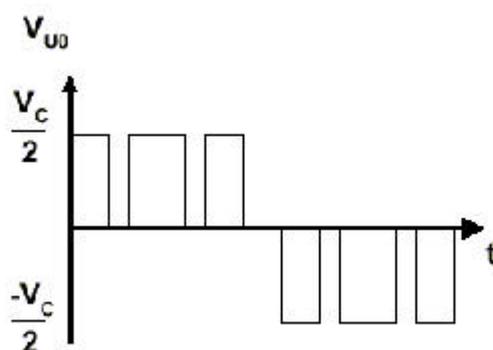


Fig 3: Tensión en la carga de una fase del inversor trifásico de tres niveles.

Otro ejemplo de este tipo de inversor es el inversor trifásico de 5 niveles.

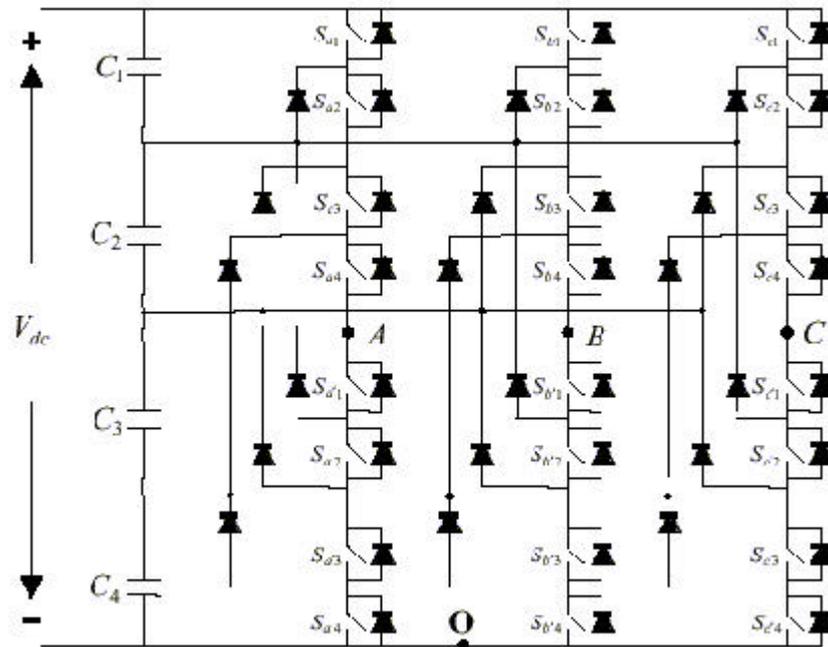


Fig 4: Inversor trifásico de 5 niveles.

En este caso el inversor cuenta con 24 interruptores semiconductores, 18 diodos clamped, 4 capacitores la tensión a través de estos son iguales entre ellos e iguales a $E/4$. Por lo tanto, a medida que aumentemos el número de niveles en la tensión a la salida, mayor cantidad de componentes habrá que utilizar, por ejemplo, para generar 5 niveles, con respecto al circuito de 3 niveles, se aumentaron al doble todas las componentes con que cuenta el de 3 niveles.

En la tabla siguiente se muestra un ejemplo de secuencia para generar 5 niveles de la tensión de fase A, el estado 1 representa que el conmutador está activado o en conducción, y el estado 0 que el conmutador está desactivado o en no conducción. Para este ejemplo sólo se obtienen niveles de tensiones positivos debido a la ubicación del punto de referencia, el punto O, dentro del circuito.

Salida V_{AO}	Estado del conmutador							
	S_{a1}	S_{a2}	S_{a3}	S_{a4}	S_{c1}	S_{c2}	S_{c3}	S_{c4}
$V_5 = V_{dc}$	1	1	1	1	0	0	0	0
$V_4 = 3V_{dc}/4$	0	1	1	1	1	0	0	0
$V_3 = V_{dc}/2$	0	0	1	1	1	1	0	0
$V_2 = V_{dc}/4$	0	0	0	1	1	1	1	0
$V_1 = 0$	0	0	0	0	1	1	1	1

Tabla 1: Niveles de voltaje del inversor de 5 niveles y el estado de los conmutadores.

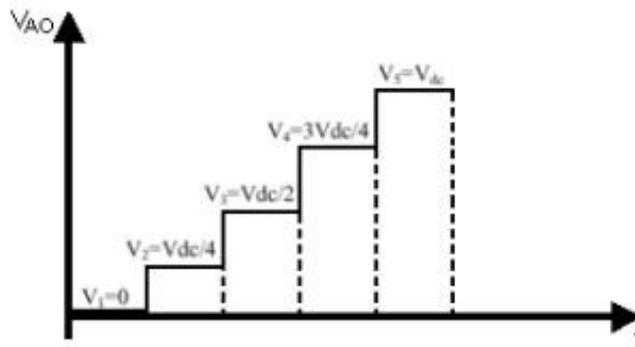


Fig 5: Forma de onda del voltaje para la fase A del inversor de 5 niveles.

Otro ejemplo es el que se muestra a continuación:

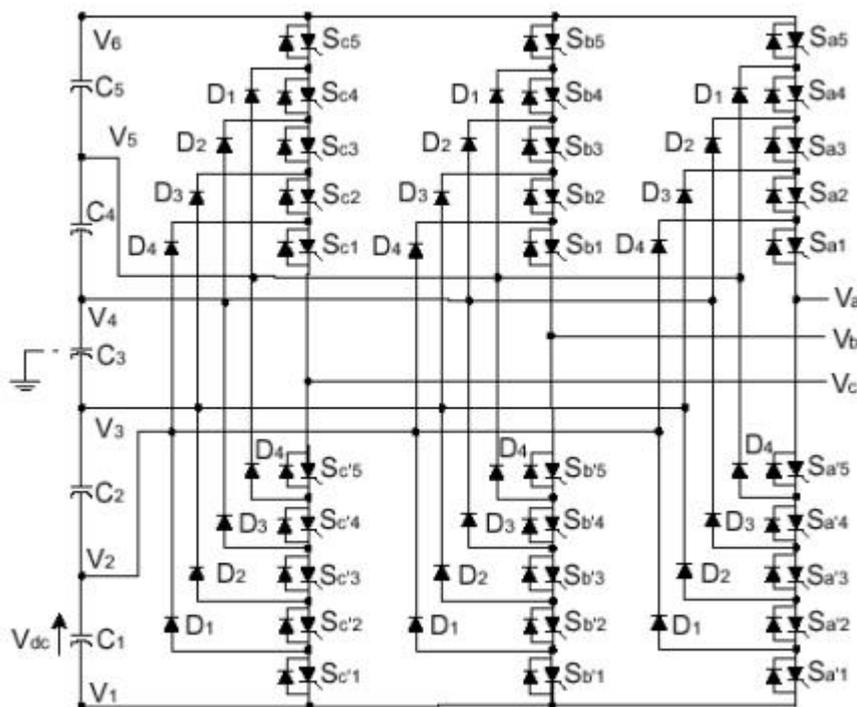


Fig 6: Inversor trifásico de 6 niveles.

➤ Inversor multinivel Flying Capacitor [9],[10],[11],[12],[13]:

Este tipo de inversor multinivel utiliza una estructura escalonada de capacitores, donde la tensión a través de cada capacitor es de $V_{dc}/4$. Para generar m niveles en el voltaje de salida, se necesitan $m-1$ capacitores en el bus de directa. La estructura de una fase es idéntica a las otras dos restantes. En la medida que la tensión se incrementa entre dos capacitores, determinará los niveles de tensión en la forma de onda de la tensión a la salida.

Un ejemplo de inversor multinivel Flying Capacitor es el inversor trifásico de 5 niveles en la tensión a la salida.

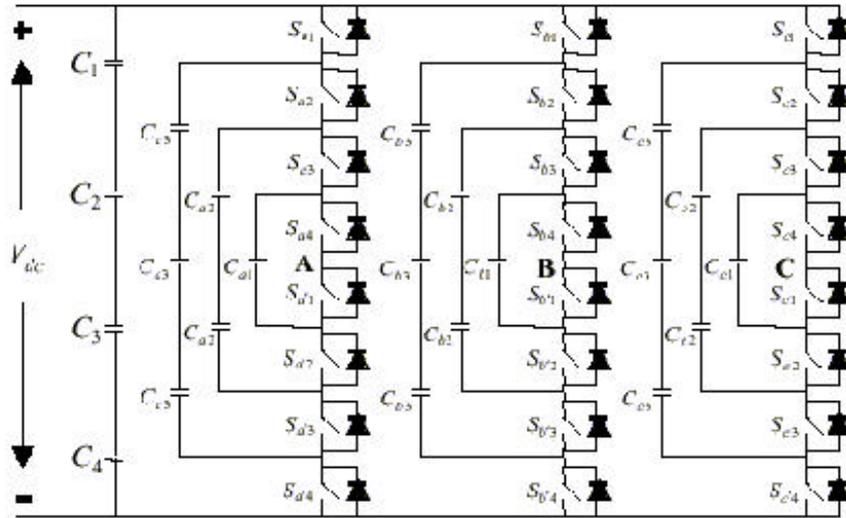


Fig 7: Inversor flying capacitor trifasico de 5 niveles.

Como se muestra en la figura anterior, los tres lazos internos de capacitores balanceados de la fase A (C_{a1} - C_{a3}) son independiente de los de la fase B, aunque todas las fases están alimentadas por los capacitores C_1 - C_4 .

Existen diferentes combinaciones para obtener los 5 niveles de tensión de salida para este tipo de inversor, a continuación se

muestra una de esas posibles combinaciones, teniendo en cuenta que se obtendrán los niveles de tensión sólo para la fase A, y además, los estados de estos interruptores semiconductores responden al mismo principio de funcionamiento explicado para la Tabla 1, cuando se trató el tema del inversor multinivel Diodo Clamped

Salida V_{AO}	Estado del conmutador							
	S_{a1}	S_{a2}	$S_{a(n-1)}$	S_{an}	S_{r1}	S_{r2}	$S_{r(n-1)}$	S_{rm}
$V_5=V_{dc}$	1	1	1	1	0	0	0	0
$V_4=3V_{dc}/4$	1	1	1	0	1	0	0	0
$V_3=V_{dc}/2$	1	1	0	0	1	1	0	0
$V_2=V_{dc}/4$	1	0	0	0	1	1	1	0
$V_1=0$	0	0	0	0	1	1	1	1

Tabla 2: Una combinación para obtener 5 niveles a partir del inversor flying capacitor de 5 niveles.

Inversor en Cascada con varias fuentes de CD . [2],[13],[14].

Este tipo de inversor tiene como objetivo sintetizar la tensión deseada a partir de la superposición de varios niveles de tensiones de CD que pueden ser obtenidos ya sea de baterías, celdas solares o cualquier otro tipo de fuente de CD, es por esto que es muy recomendable el uso de esta estructura en sistemas de energía renovable y en vehículos eléctricos. En la Fig.8 se muestra el esquema para un inversor de este tipo con S fuentes. Como se puede apreciar el esquema consiste en S puentes en H con sus respectivas salidas conectadas en serie. En la Fig.9 se muestra la forma de onda de la tensión a la salida para una fase en el caso de un inversor de 11 niveles.

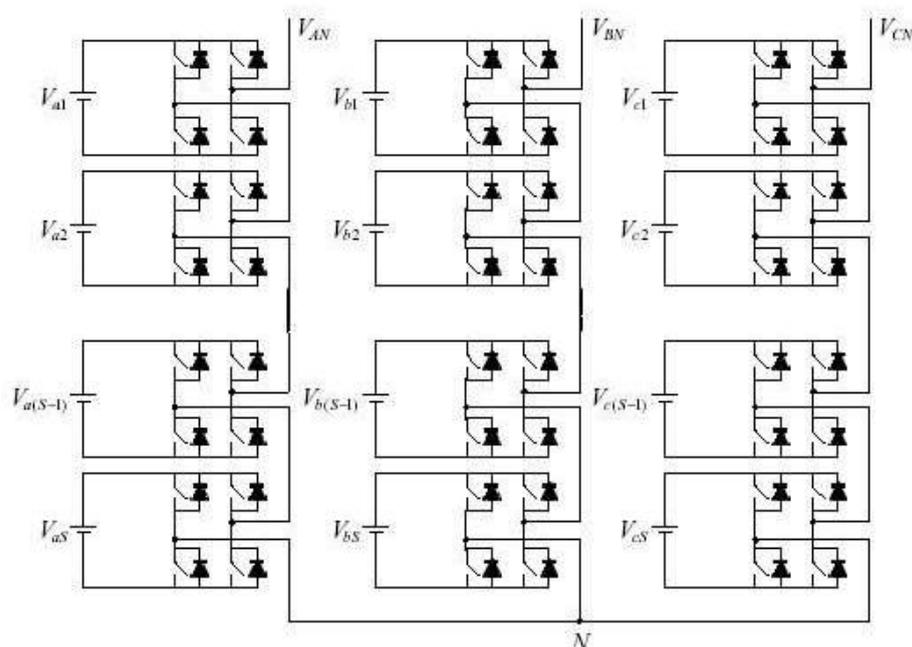


Fig.8 Inversor Multinivel con varias fuentes de CD

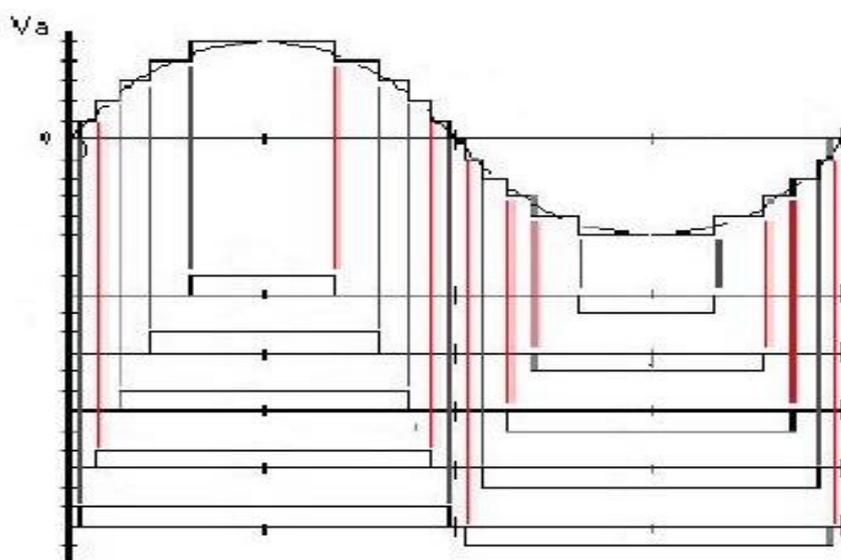


Fig.9 Forma de onda de una fase a la salida del inversor

De la figura se observa que se han obtenido 11 niveles de tensión a partir de la superposición de la salida de cinco puentes H. Se puede demostrar que en este caso el THD es inferior al 5% [11]. Con suficientes niveles y un algoritmo de conmutación adecuado se puede obtener una onda prácticamente sinusoidal.

III. Comparación entre topologías.

Todas las topologías descritas cumplen con el objetivo fundamental de aliviar los inconvenientes surgidos al utilizar los clásicos inversores de 2 niveles en aplicaciones de gran potencia. En la tabla 3 se hace una comparación entre las componentes de potencia necesarias para generar igual cantidad de niveles con las distintas estructuras. Los diodos 'clamped' solo son necesarios en uno solo de los tres tipos descritos, mientras que los diodos de balance solo son necesarios en la estructura 'Flying Capacitor'. Es fácil apreciar que se necesitan menor cantidad de componentes en los del tipo cascada. Otras de las ventajas de este tipo de esquema son su estructura modular y que el número de niveles puede ser ajustado fácilmente agregando o eliminando celdas completas (Puentes en H).

Topología	Diodo-Clamped	Flying Capacitor	Cascada
Dispositivos de switcheo	$2(m-1)$	$2(m-1)$	$2(m-1)$
Diodos libre camino	$2(m-1)$	$2(m-1)$	$2(m-1)$
Diodos 'clamped'	$(m-1)(m-2)$	0	0
Capacitores de entrada	$(m-1)$	$(m-1)$	$(m-1)/2$
Capacitores de balance	0	$(m-1)(m-2)/2$	0

Tabla 3 Comparación del número de dispositivos necesarios en cada topología.

IV. Conclusiones.

Se han descrito las principales topologías para inversores de varios niveles. Las múltiples ventajas del uso de este tipo de inversores en sustitución de los inversores clásicos de dos niveles son tales como:

- Posibilidad de acceder a tensiones mayores, lo cual hace posible su aplicación en accionamientos de gran potencia.
- Producen ondas de tensión a la salida mucho más sinusoidales, lo cual implica menores distorsiones de la corriente de la carga.
- Menores dV/dt y por lo tanto menores esfuerzos eléctricos en los semiconductores y menores niveles de interferencia electromagnética (EMI).

Se ha podido apreciar en la literatura la importancia de los métodos de modulación y su influencia en el rendimiento de estos equipos.

REFERENCIAS:

[1] José Rodríguez, César Silva. "Convertidores de 3 Niveles: Una Nueva Alternativa para Accionamientos de Media Tensión." Departamento de Electrónica Universidad Técnica Federico Santa María. Viña del Mar, 21 al 23 de Abril de 1999.

[2] Nikolaus P. Schibli, Tung Nguyen, and Alfred C. Ruffer. "A Three-Phase Multilevel Converter for High-Power Induction Motors". IEEE Transactions on Power Electronics, Vol. 13, No. 5, September 1998.

[3] Nicolás P. Schibli, Tung Ngufen, Alfred C. Rufer. "Power Induction motors." IEEE Transactions on power electronics. Septiembre 1998, Vol. 13, No. 5.

[4] Shaotang Chen, Thomas Lipo, "Circulating Type Motor Bearing Current in Inverter Drives", IEEE Industry Applications Magazine, vol. 4, no. 1, January/February 1998.

[5] Austin H. Bonnet, "Available Insulation System fro PWM Inverter-Fed Motors", IEEE Industry Applications Magazine, vol. 4, no. 1, January/February 1998.

[6] A. Nabae, I. Takahashi, H. Akagi, "A New Neutral-Point-Clamped PWM Inverter," *IEEE Trans. Industry Applications*, Vol. IA-17, No. 5, Sept. 1981, pp. 518-523.

[7] N. S. Choi, J. G. Cho, G. H. Cho, "A General Circuit Topology of Multilevel Inverter," *IEEE PESC*, 1991, pp. 96-103.

[8] B. D. Bedford. "Principles of Inverter Circuits." John Wiley & Sons Inc. 1964.

[9] E. Ohno. "Introduction to power electronics." Oxford Science Publications. 1998.

[10] N. S. Choi, J. G. Cho, G. H. Cho, "A General Circuit Topology of Multilevel Inverter," *IEEE PESC*, 1991, pp. 96-103.

[11] Leon M. Tolbert, Thomas G. Habetler. "Novel Multilevel Inverter Carrier-Based PWM Methods".

[12] Geoff Walker, Gerard Ledwich. "Bandwidth Considerations for Multilevel Converters" IEEE Transactions on Power Electronics, Vol. 14, No. 1, January 1999.

[13] John Chiasson, Leon Tolbert, Keith Mackenzie, Shong Du . "Eliminating Harmonics in a Multilevel Converters using Resultant Theory" .

[14] Siriroj Sirisukprasert, "Optimized harmonic stepped-waveform for multilevel inverter", Thesis submitted to the Faculty of the Virginia Polytechnic Institute and State University, September 15, 1999.

Autores:

Ing. Ivonne Yznaga Blanco, Ing. Boris Luis Corral Martínez, Dr. Angel Costa Montiel.

Centro de Investigaciones y Pruebas Eléctricas.
Instituto Politécnico José Antonio Echeverría.

Email: ivonne@cipel.ispjae.edu.cu ,

borislc@cipel.ispjae.edu.cu ,

aacm@cipel.cujae.edu.cu